

Elettronica e Acquisizione Dati
F. Fontanelli (Univ. Genova), P. Musico (INFN)

- Concetto di impedenza caratteristica, analisi di una linea di trasmissione sia nel dominio del tempo che della frequenza, onde stazionarie. Cenni alla matrice S
- Elettronica digitale: logica combinatoria e sequenziale, esempi di moduli combinatori e sequenziali. progetto di semplici automi. Circuiti programmabili (aspetti tecnologici)
- Conversione Analogica-Digitale e Digitale-Analogica. Misure di tempo: Time to Digital Converters. Architetture di sistemi di acquisizione dati. Field Programmable Gate Array (FPGA): architetture e programmazione mediante linguaggio Verilog-HDL
- Esercitazione in laboratorio con uso di FPGA